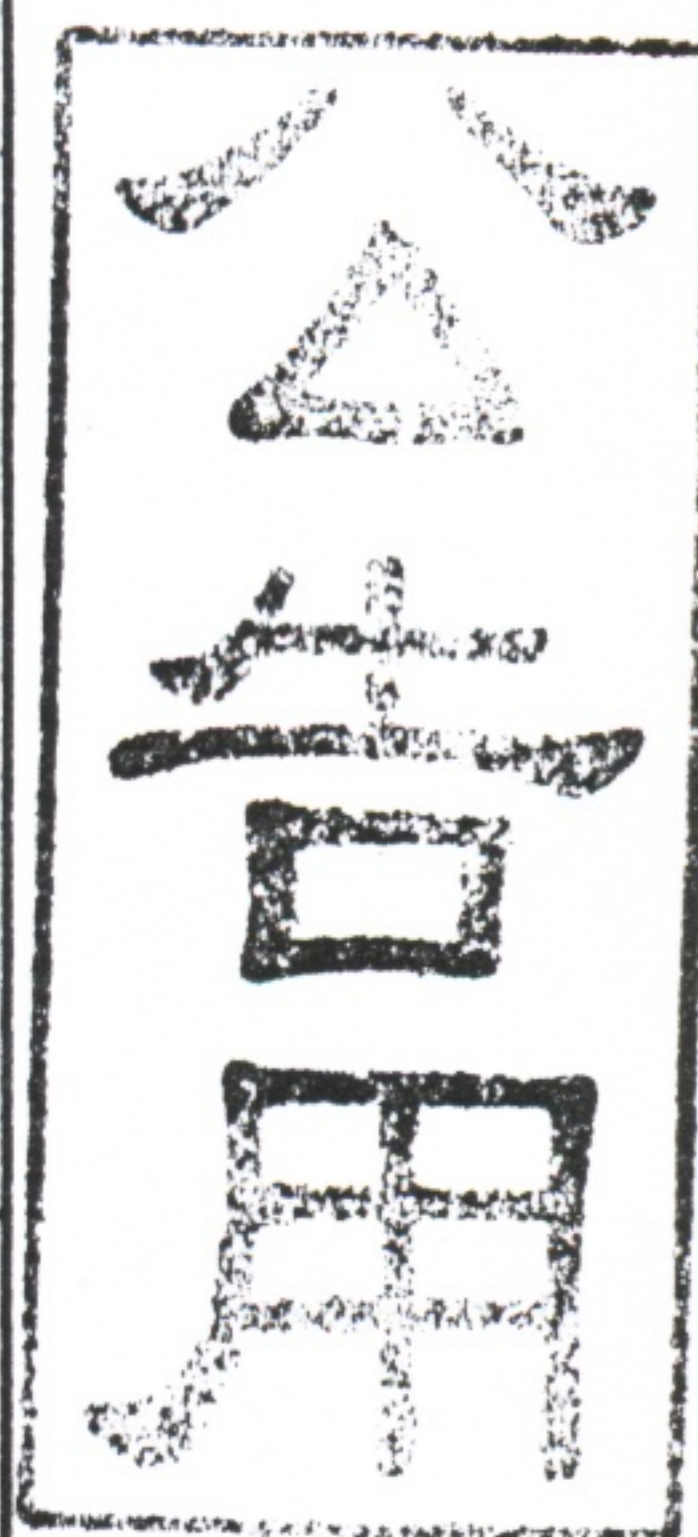


臺中健康暨管理學院

九十三學年度大學部轉學招生考試試題紙

學 系 別	考試科目	考試日期	時 間	備 註
資訊工程學系二年級 資訊科學與應用學系二年級 電腦與通訊學系二年級 生物科技學系(生物資訊組)二年級 資訊與設計學系二年級 資訊傳播學系二年級 資訊工程學系三年級	計算機概論	93.8.7	10:20-12:00	



一、選擇題 20 題(每題 3 分，共計 60 分)

1. 請問深藍(Deep Blue)是那一家公司的產品？(A) IBM，(B) Intel，(C) Microsoft，(D) Netscape。
2. 無線區域網路標準 IEEE 802.11g 的最高頻寬為？(A) 1Mbps，(B) 2Mbps，(C) 11Mbps，(D) 54Mbps。
3. 下列那一種輸入設備，是利用多條線條的粗細不同來辨識資料？(A) 繪圖筆，(B) 滑鼠，(C) 條碼機，(D) 磁碟機。
4. 電腦能直接接受的語言是？(A) BASIC 語言，(B) C 語言，(C) 機器語言，(D) 組合語言。
5. 關於組合語言，下列敘述何者錯誤？(A) 為低階語言，(B) 需經組譯才能執行，(C) 隨機器種類而不同，(D) 容易學習。
6. 就 CPU 存取資料而言，下列那一種儲存裝置的速度最快？(A) 硬碟(Hard Disk)，(B) 主記憶體(Main Memory)，(C) 快取記憶體(Cache)，(D) 暫存器(Register)。
7. 在資料通訊中，可將數位信號與類比信號相互轉換的裝置是？(A) 多工器，(B) 網路卡，(C) 數據機，(D) 終端機。
8. 將數位信號轉換成類比信號的動作稱為？(A) 調變(Modulation)，(B) 解調變(Demodulation)，(C) 通訊(Communication)，(D) 傳輸(Transmission)。
9. 算術邏輯單元簡稱為？(A) CPU，(B) CU，(C) ALU，(D) FPU。
10. 當 CPU 執行程式時，需至主記憶體、快取記憶體，與輔助記憶體抓取資料，請問其讀取之先後順序為何？(A)主記憶體、快取記憶體、輔助記憶體，(B)主記憶體、輔助記憶體、快取記憶體，(C)快取記憶體、輔助記憶體、主記憶體，(D)快取記憶體、主記憶體、輔助記憶體。
11. 電腦資料的最小儲存單位僅能儲存二進位值 0 或 1，此儲存單位稱為？(A) 位元(Bit)，(B) 位元組(Byte)，(C) 字組(Word)，(D) 字串(String)。
12. 請問 2GB (Giga Bytes)的記憶體，其容量等於？(A) 1024KB，(B) 1024MB，(C) 2048KB，(D) 2048MB。

臺中健康暨管理學院

九十三學年度大學部轉學招生考試試題紙

學系別	考試科目	考試日期	時間	備註
資訊工程學系二年級 資訊科學與應用學系二年級 電腦與通訊學系二年級 生物科技學系(生物資訊組)二年級 資訊與設計學系二年級 資訊傳播學系二年級 資訊工程學系三年級	計算機概論	93.8.7	10:20-12:00	



13. 一般在 Internet 上，用來轉換網域名稱與 IP 位址的伺服器是？(A) Domain Name Server，(B) File Server，(C) Web Server，(D) FTP Server。
14. 一般程式執行時，會依據那一種暫存器的內容來循序執行？(A) 程式計數器，(B) 指令暫存器，(C) 索引暫存器，(D) 旗標暫存器。
15. 一般所謂的 32 位元或 64 位元電腦是基於下列何者而稱呼的？(A) 暫存器的數目，(B) 控制匯流排的寬度，(C) 位址匯流排的寬度，(D) 資料匯流排的寬度。
16. Internet 的通信協定是使用？(A) NetBEUI，(B) IPX，(C) NWLink，(D) TCP/IP。
17. 以 28800bps 的傳輸速率傳送 1.4MB 的資料約需多少時間？(A) 50 秒，(B) 200 秒，(C) 400 秒，(D) 2000 秒。
18. 雷射印表機在規格上註明的 600DPI 指的是什麼？(A) 列印速度，(B) 解析度，(C) 色彩種類，(D) 置放紙張數。
19. 下列哪一種因素不會直接影響 CPU 的執行速度？(A) 記憶體的大小，(B) 處理器的位元數，(C) 資料匯流排的位元數，(D) 電腦內部的頻率。
20. CPU 的處理速度以 MIPS 為單位，請問 MIPS 代表每秒執行幾個指令？(A) 一萬個，(B) 一百萬個，(C) 一千萬個，(D) 一億個。

二、問答題 2 題(每題 20 分，共計 40 分)

1. 請比較下列三種 I/O 方式的優缺點。

(A) Programmed I/O，(B) Interrupt-Driven I/O，(C) Direct Memory Access (DMA)。

2. 請說明何謂管線(pipeline)？何謂超純量(superscalar)？假設指令可分為 6 個階段(S1~S6)執行，其中 S4 階段需要 2 個機器週期(machine cycle)，其它階段則只需 1 個機器週期，如果採用管線與雙管線超純量架構則各需多少個機器週期來執行 2 個指令？並請說明執行時的情形。